

## D N S - M F C の動作概要説明

### 1 . 4 接点出力

マスターからのOUT 1 ~ 2 バイトのビット 0 , ビット 1 にて、  
J 3 コネクタの 1 番ピンに + 1 5 V / ハイインピーダンス / - 1 5 V の  
いずれかが出力できます。

マスターからのOUT 1 ~ 2 バイトのビット 2 , ビット 3 にて、  
J 4 コネクタの 1 番ピンに + 1 5 V / ハイインピーダンス / - 1 5 V の  
いずれかが出力できます。

それぞれ G N D は 4 番ピン

他機能との依存関係なし。

ビット 0 , 2	ビット 1 , 3	1 ピン出力
OFF	OFF	+ 1 5 V
ON	OFF	H i Z
OFF	ON	- 1 5 V
ON	ON	H i z

### 2 . 2 接点入力

外部からの各接点入力がマスターのIN 1 ~ 2 バイトのビット 0 , ビット 1 にて  
モニターできます。

他機能との依存関係なし。

### 3 . 0 ~ 5 V / 0 ~ 1 0 V アナログフルスケール切換

各 C H のアナログ入出力のフルスケールをマスターからのOUT 1 ~ 2 バイトの  
ビット 4 , ビット 5 より設定できます。

D / A と A / D に連動します。

ビット 4 = C H 1

ビット 5 = C H 2

ON で 1 0 V F S , OFF で 5 V F S

### 3 . D / A 出力 2 C H

マスターからのOUT 3 ~ 6 にデジタル値 ( 0 ~ 4 0 0 0 ) を外部へアナログ  
出力 ( 0 ~ F S V ) できます。

F S 時の電圧は、マスターからのOUT 1 ~ 2 バイトのビット 4 , ビット 5 に  
依存します。

### 4 . A / D 入力 2 C H

外部からの各アナログ入力 ( 0 ~ F S V ) がマスターのIN 3 ~ 6 にデジタル値  
( 0 ~ 4 0 0 0 ) としてモニターできます。

F S 時の電圧は、マスターからのIN 1 ~ 2 バイトのビット 4 , ビット 5 に  
依存します。